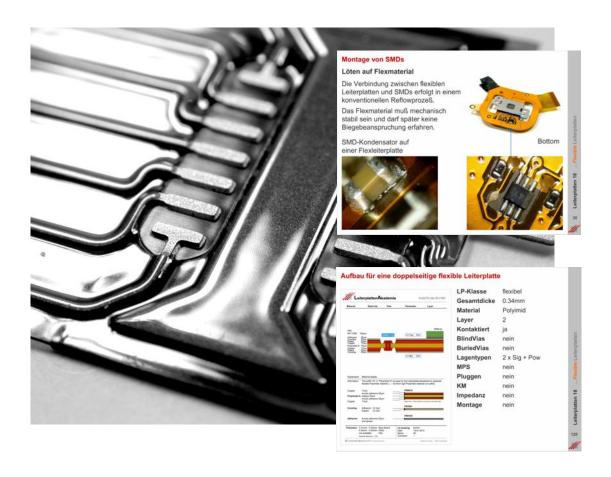
Arnold Wiemers

Seminar und Tutorial

Leiterplatten 18

...(Starr-) Flexible Leiterplatten

Allgemeine Designregeln, Materialien und Anwendungsbereiche für flexible Leiterplatten





Wer wird mit dem Seminar "Leiterplatten 18 ... (Starr-) *Flexible* Leiterplatten" angesprochen?

Flexible Leiterplatten erweitern seit vielen Jahren die Leistungsfähigkeit von elektronischen Baugruppen in Maschinen und Geräten.

Anwendungen sind im Bereich ein- und doppelseitiger Leiterplatten und Baugruppen zu finden. Starre Leiterplatten haben den Vorteil der mechanischen Stabilität. Bei mobilen Geräten mit dem Anspruch an eine relativ geringe Bauhöhe, ein geringes Gewicht und eingeschränkten Einbauraum ist das ein Nachteil, den flexible Leiterplatten aufheben können.

Flexible Leiterplatten sind keineswegs einfach in der Konstruktion und Produktion. In der Praxis zeigt sich, daß die Materialien komplex aufgebaut sind und daß für die Erstellung des CAD-Layouts und in der Produktdokumentation Sorgfalt angebracht sind.

Noch vor wenigen Jahren war die flexible oder starrflexible Schaltung vornehmlich nur in der großen Serie erfolgreich. Nicht zuletzt haben die Fortschritte in der Herstellungstechnologie bei den mittelständischen Leiterplattenfertigern dazu geführt, daß dieses Produkt heute auch in kleineren Stückzahlen verfügbar geworden ist.

"Leiterplatten 18 ...(Starr-) Flexible Leiterplatten" erläutert die allgemeinen und grundlegenden Eigenschaften flexibler Leiterplatten. Das Seminar vermittelt das Spektrum für individuelle Anwendungen aus den unter-schiedlichsten Bereichen. Diverse Design-Regeln für das CAD-Layout beschreiben die Erfordernisse an die Konstruktion flexibler Baugruppen.

Das Seminar ist für *CAM-Bearbeiter/innen* der LP-Hersteller von Interesse, weil es die Zusammenhänge zwischen den Anforderungen an Baugruppen einerseits und flexible Leiterplatten andererseits erklärt. Es fördert damit auch das partnerschaftliche Miteinander auf der Linie "CAD - CAM - Leiterplatte - Baugruppe".

Die Darstellung der Themen ist interessant für alle *Entscheidungs-träger im Bereich Design und Leiterplatte*, deren Aufgabe es ist, das Produkt "Baugruppe" führend und beratend zu begleiten.

Entrèe

Flexible und starrflexible Baugruppen werden sei Ende der 1990er Jahre zunehmend in elektronischen Geräten verbaut.

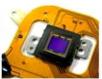
Der Wunsch nach platzsparenden und zudem technisch anspruchsvollen Lösungen für die Bewältigung komplexer geometrischer und funktioneller Aufgabenstellungen kann von diesen Produkten erfüllt werden.

Noch vor wenigen Jahren war die flexible oder starrflexible Schaltung vornehmlich nur in der großen Serie erfolgreich.

Nicht zuletzt haben die Fortschritte in der Herstellungstechnologie bei den mittelständischen Leiterplattenfertigern dazu geführt, daß dieses Produkt heute auch in kleineren Stückzahlen verfügbar geworden ist.

Flexible und starrflexible Leiterplatten eröffnen ein breites Spektrum an Möglichkeiten und helfen, die Kosten für eine Anwendung zu senken.







Flexible Leiterplatten

Eine Einführung in die Technologie der flexiblen Leiterplatten. Verfügbarkeit in speziellen Varianten auch für kleine Stückzahlen. Strategische Einsatzbereiche von flexiblen Leiterplatten. Aspekte starrflexibler Schaltungen.

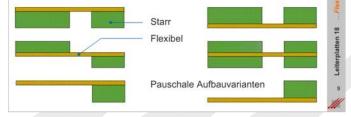
Starrflexible Leiterplatten: Aufbauvarianten

Starrflexible Multilayer stellen an die Leiterplattentechnologie höchste Anforderungen. Die Konstruktion und die Logistik sind anspruchsvoll.

Für den Zusammenbau wird Polyimid-Material mit einem starren Innenlagenlaminat verpreßt, das ist in der Regel das altbeliebte FR4. Aber auch starres Polyimid oder RO-Material kann verarbeitet werden.

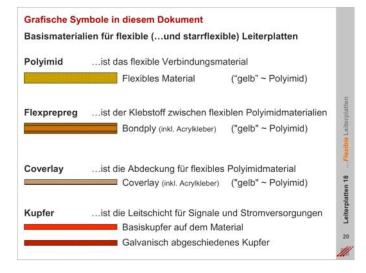
Im Prinzip ist ein starrflexibler Multilayer immer ein Hybrid.

Konstruktiv sollte der flexible Teil bei einem Starrflexmultilayer mittig eingebracht sein. Es ist aber auch das Aufpressen auf die Außenlagen möglich und daraus folgend ein asymmetrischer Aufbau.



Starrflexible Bauvarianten

Allgemeine Optionen für die geometrische Konstruktion von flexiblen und starrflexiblen Leiterplatten. Mögliche Materialkombinationen aus FR4 und Polyimid. Symmetrische und asymmetrische Lagenaufbauten.

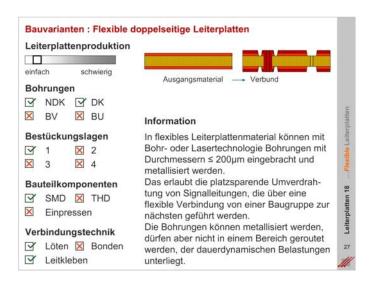


Grafische Dokumentation

Grundelemente und ihre grafische Darstellung für die Dokumentation von flexiblen Leiterplatten.

Materialien für Flexmaterial, Coverlay und Bondply.

Kupferbeschichtungen auf flexiblem Polyimidmaterial.



Flexible Bauvarianten

Katalogisierung von Bauvarianten mit Hinweis auf die Ausgangsmaterialien.

Optionen im CAD-Layout für das Design von Bohrungen und Bestükkungslagen. Einsetzbare Bauteilklassen und Verbindungstechniken in der Baugruppenproduktion.



Gerätekonzepte

Kombinationen aus starren und flexiblen Leiterplatten für die Verbindung zwischen den elektrischen und mechanischen Komponenten eines Gerätes.

Platzsparende Montage innerhalb von Gehäusen mit sehr geringem Bauraum.



Montage

Designregeln für das CAD-Layout zur Konstruktion von Lötflächen und Freistellungen im Coverlay für den Reflowprozeß.

Crimpen, Klemmen und Anpressen von mechanischen Halterungen für den Kontakt zwischen flexibler Baugruppe und Gerät.



ZIF-Stecker

ZIF-Stecker als Standardkontakt zwischen flexiblen Verbindern und starren Leiterplatten.

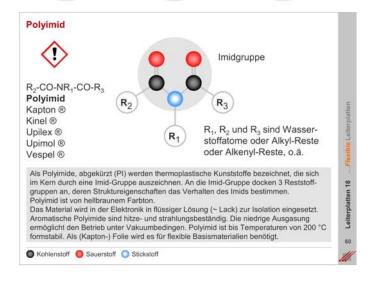
Angepreßte oder angeklebte Verstärkungen zur Stabilisierung des Kontaktbereiches für die Aufnahme im Stecker.



Flexibles Basismaterial

Polyimid als generelles Material für die Konstruktion, die Leiterplattenfertigung und die Baugruppenproduktion.

Trägermaterialien und Coverlay. Materialhersteller, Materialvarianten und verfügbare Kupferdicken.



Chemie des Basismaterials

Chemische Zusammensetzung von Polyimid als Grundstoff für flexibles Basismaterial.

Allgemeine Anwendungen von Polyimid in der Elektronikfertigung. Hinweise zur Handhabungssicherheit und zur Temperaturbelastbarkeit.



Datenblätter

Detaillierte Informationen zu Trägermaterial (~Copper-Clad-Laminate) und Coverlay aus Polyimid sowie zu Bondplys und Klebern. Chemische Inhaltsstoffe. Informationen zu möglichen medizinischen Belastungen durch chemische Substrate.

Montage von SMDs

Freistellung im Coverlay

Coverlay wird (...zur Zeit) im Bereich von Lötflächen üblicherweise mechanisch freigestellt (bohren, fräsen, lasern) und seltener fototechnisch.

In der dünnen Coverlayfolie können Freistellungen nur mit hoher Toleranz realisiert werden. Für feine Stege zwischen benachbarten Lötflächen fehlt es dem Coverlaymaterial an Stabilität. Bestehen zwischen Lötflächen Leiterbahnverbindungen, dann fließt das Lot beim Reflowprozeß auch auf diese Leiterbahnen ab. Das ideale Lotpastenvolumen am Lötanschluß der betroffenen SMD-Komponenten wird reduziert.

Ein Repair erfordert hohes handwerkliches Geschick.





Bestückung

Besonderheiten beim Bestücken und Löten flexibler Leiterplatten. Regeln für die Geometrien für die Freistellung von Lötflächen im Coverlay in der CAD-Bibliothek. Toleranzen für das Prozessieren des Coverlays.

Verlauf von Lotpastenvolumina.

Coverlay und Flexlack

Beispiel (Displayansteuerung)

Das flexible Basismaterial ist fest mit dem Display verbunden. Platz und Bauhöhe werden dadurch eingespart. Für die Montage wird das Display mit einer Einrastverbindung fixiert. Der Kontakt zur Trägerbaugruppe wird über einen konventionelle ZIF-Stecker

über einen konventionelle ZIF-Stecker hergestellt.

Das Leiterbild der flexiblen Leiterplatte wird sowohl mit einem Coverlay als auch mit einem flexiblen Lötstoplack abgedeckt und geschützt.

Die Geometrie für die Leiterbahnen liegt ausgehend vom ZIF-Stecker bei 100-200µm. Der Chip für die Ansteuerung des Displays ist auf der Leiterplatte montiert. Die Leiterbahnbreiten ausgehend vom Chip liegen bei 40-50µm.



Coverlay und Flexlack

Varianten für den Schutz der außenliegenden Kupferschichten flexibler Leiterplatten gegen Korrosion.

Konventioneller elastischer Coverlay und biegebeanspruchbarer fotosensitiver Lötstoplack auf Epoxydbasis.



Gedruckte Schaltungen

Alternative flexible Materialien auf Polyestersubstraten für spezielle funktionale Konzepte.

Anwendung für sensorische Aufgaben aus der Medizintechnik. Grenzbereiche zwischen klassischer Leiterplattentechnologie und gedruckten Schaltungen.

Kontur fräsen: ...in Kombination mit Ritzung und Perforation

Hinweis (Bestückungsrahmen)

Flexible und starrflexible Leiterplatten können nur bestückt werden, wenn sie in einem stabilen Rahmen vorliegen. Das erfordert eine oft sehr komplexe Vortrennung aus dem Produktionszuschnitt, bei der mehrere Trenntechnologien kombiniert werden müssen.

Beispiel (Multiple Haltestege)

Im Nutzenrahmen ist die Außenkontur der vorliegenden Leiterplatte geritzt.

Die flexiblen Innenbereiche und alle nichtlinearen Konturen der Leiterplatte sind gefräst.

Die Haltestege sind zusätzlich perforiert.

Rechte Winkel und Biegebereiche sind durch eine Bohrung stabilisiert.



Konturbearbeitung

nutzen.

Trenntechnologien für flexible und starrflexible Leiterplatten.
Fräsen, Ritzen, Perforieren und Lasern. Regeln für die am CAD-System einzuhaltenden Geometrien zur Ausprägung von Haltestegen im Produktions- bzw. im Bestückungs-

Flexible Leiterplatten: Sonderlösungen

Hinweis

Die nachfolgenden Folien beziehen sich auf Produkte der Fa. Neuschäfer Elektronik. Die Produktbezeichnungen sind dem Katalog "Verbindungsbauteile 2014/2015" entnommen.

Bitte beachten, daß die Produkte patentrechtlich geschützt sind

Aufbau

Das Trägermaterial und der Coverlay sind aus Polvimid.

Der metallische Überzug der Kontaktflächen ist aus Reinzinn.

Montage

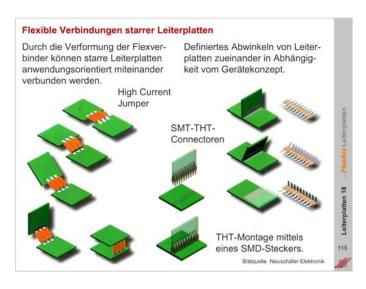
Je nach Variante können die Produkte wie SMDs oder THDs verarbeitet werden.



Spezielle flexible Leiterplatten

Besondere Lösungen für konfektionierte Produkte aus flexiblem Basismaterial. Adapter zum Umsetzen von THD-Komponenten auf SMD-Komponenten.

Gelaserte flexible Schaltungsträger zum Einsatz in Bereichen der Mikroelektronik



Flexverbinder

Automatenbestückbare Flexjumper für die Verbindung einzelner starrer Baugruppen untereinander.

3-D-Verformungen von Baugruppenelementen bei schwierigen Einbauräumen.

Baugruppenmontage mittels InPrint-Jumpern und Flexconnectoren.

Semiflexible Leiterplatten: Biegeradius und Biegezyklen

Regel (Biegeradius Semiflex)

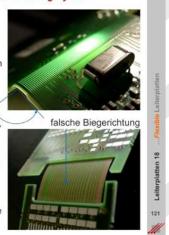
Der Biegeradius von semiflexiblen Leiterplatten soll bei der Montage der Baugruppe 45° nicht überschreiten. Andernfalls werden die Kupferstrukturen überdehnt und können reißen. Empfohlen werden maximal 30°.

Die Leiterplatte muß immer über den Bereich der Niveaufräsung gebogen werden. max 45°

Regel (Biegezyklen Semiflex)

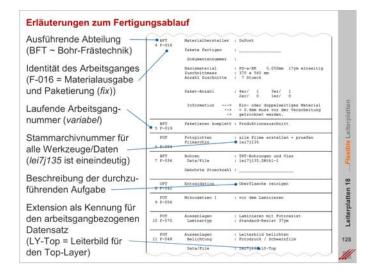
Beim Ein- und Ausbau sowie beim Test von Baugruppen auf der Basis semiflexibler Leiterplatten sollen 10 Biegezyklen nicht überschritten werden.

Anwendungsbedingte dauerdynamische Biegebelastungen sind *unzulässig*.



Semiflexible Leiterplatten

FR4-Leiterplatten als Bindeglied zwischen starrer und flexibler Funktion durch das Niveaufräsen von Biegekanälen. Dünne und biegbare FR4-Laminate in Kombination mit Kühlkonzepten auf Aluminiumbasis. Konstruktionsregeln für das CAD-Design.

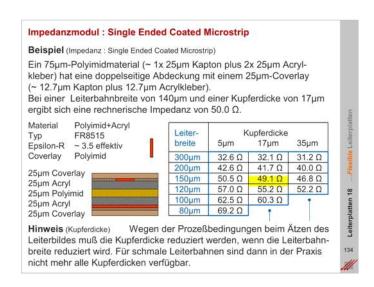


Fertigungsablauf

Einblicke in die Fertigungsschritte zur Produktion von flexiblen Leiterplatten.

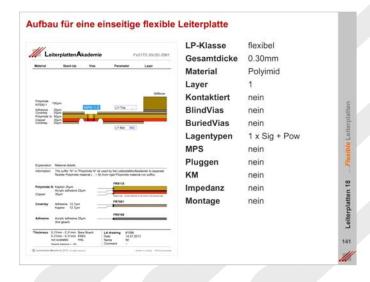
Erläuterung der wichtigsten Prozeßschritte für den Leiterplattenhersteller.

Logistische und dokumentatorische Anforderungen.



Physik / Impedanzen

Berechnungsmoduln für den impedanzdefinierten Signaltransfer auf flexiblem Polyimidmaterial. Permittivität von Materialkombinationen aus Kapton/Coverlay und Polyimid sowie Acrylkleber.



Lagenbauplan

Dokumentation des Aufbaus von einseitigen und doppelseitigen flexiblen Leiterplatten mit Angabe aller verbauten Materialien und Schichtdicken sowie technischen und physikalischen Eigenschaften. Materialreferenzen im Detail. Nomenklatur und Filesyntax.

Automatisch nicht prüfbare Strukturen: Coverlay

Coverlay kann mechanisch oder fototechnisch strukturiert werden.

Deispier (mechanischer struktunierter Goverlay)

Bei mechanisch strukturiertem Coverlay darf kein Kleber auf die Lötflächen der Leiterplatte gelangen. Der E.-Test gibt dazu keine zuverlässige Auskunft. Die Überprüfung kann nur optisch erfolgen.

Beispiel (Coverlay Verpressung)

Am Übergang von flexiblen zu starren Bereichen einer Leiterplatte muß der Coverlay für eine schlüssige und zuverlässige Abdeckung/Verbindung sorgen. Der E.-Test und der AOI-Test erkennen einen zu weit zurückgezogenen Coverlay nicht. Da es sich nicht um einen Layoutfehler handelt, wird der Mangel im Vorfeld von CAM nicht erkannt.





Fehlerbilder

Automatisch nicht prüfbare Mängel an flexiblen und starrflexiblen Leiterplatten.

Beschädigungen von Lötflächen während des Elektronischen Tests. Gratbildung beim Konturfräsen. Kleberverlauf beim Verpressen des Coverlays.

Ihr Referent



Arnold Wiemers Seit 1980 selbstständig als Softwareentwickler für die Kalkulation, den Fertigungsablauf und die Fertigungsleitsteuerung von Leiterplatten.

Ab 1983 angestellter Geschäftsführer für den Fachbereich CAD der ILFA GmbH, Aufbau der CAM in den 1990er Jahren und ab 2000 Technologieberatung für komplexe Leiterplatten.

Seit 2009 Mitinhaber und Technischer Direktor der LA-LeiterplattenAkademie GmbH mit Sitz in Berlin.

Diverse Fachveröffentlichungen. Referent für Seminare, Konferenzvorträge und Workshops zum Thema Leiterplattentechnologie (MFT, MPS, Impedanz, Multilayersysteme, Designregeln, Gerber, LP2010). Mitarbeit am Schulungskonzept der entsprechenden Fachverbände. Vom IPC zertifizierter CID, CID+, CIS 6012, Tutor und Trainer. ZED. Aktives Mitglied im AK-Design des ZVEI. Förderung der Ausbildung an Berufs-, Fach- und Hochschulen.

Die Leiterplatten Akademie

Die Sicherung des Standortes Deutschland in Europa und der Erhalt der internationalen Wettbewerbsfähigkeit setzt sowohl die systematische als auch die kontinuierliche Qualifikation der Mitarbeiter/innen eines Unternehmens voraus.

Die wirtschaftliche Leistungsfähigkeit einer Industriegesellschaft und ihre technologische Kompetenz am Weltmarkt wird (auch) durch die Qualität ihrer Elektronikprodukte bestimmt.

Das erfordert eine fachlich hochwertige Aus- und Weiterbildung.

Die zentrale Aufgabe der LeiterplattenAkademie ist, das Fachwissen aus den Bereichen der Schaltungsentwicklung, des CAD-Designs, der CAM-Bearbeitung, der Leiterplattentechnologie und der Baugruppenproduktion in Seminaren, Workshops und Tutorials zu vermitteln.



Seminare und Teilnahmegebühren

Das Tagesseminar wird als freies Seminar durchgeführt, kann für Konferenzen gebucht werden und steht auch als InHouse-Seminar zur Verfügung.

Freies Seminar

Die Durchführung liegt bei der LeiterplattenAkademie. Die Termine werden via Mailing, eMail, Internet oder Presseveröffentlichungen mitgeteilt. Die Veranstaltungsorte sind in Deutschland, Österreich und der Schweiz.

Präsenz-Seminar: 520,00 € zzgl. MwSt. pro Person. Enthalten sind ausführliche Seminarunterlagen, Teilnahmezertifikat, Mittagess sowie Getränke.

Online-Seminar: 480,00 € zzgl. MwSt. pro Person, Enthalten sind ausführliche Seminarunterlagen und das Teilnahmezertifikat.

InHouse: Unser Seminar in Ihrem Haus

Das Seminar wird auch firmenintern referiert. Sie sparen sowohl Reise- als auch Übernachtungskosten, vor allem jedoch Zeit.

Für pauschal 2.650,00 € zzgl. MwSt. liefern wir Ihnen unseren Referenten "frei Haus". Es entstehen keine Zusatzkosten.

Online steht Ihnen unser Referent für 2.000,00 € zzgl. MwSt. zur Verfügung.

Eine individuelle Themengestaltung mit firmentypischen Schwerpunkten ist selbstverständlich möglich. Bitte stimmen Sie sich mit uns ab: inhouse@leiterplattenakademie.de

Wir bieten Ihnen 15% Rabatt für InHouse-Seminare in den Monaten Juli und August.



Die LeiterplattenAkademie

Die LA - LeiterplattenAkademie GmbH ist eine Schulungsund Weiterbildungseinrichtung für die Fachbereiche

Schaltungsentwicklung

CAD-Design

CAM-Bearbeitung

Leiterplattentechnologie

Baugruppenproduktion

Die Akademie versteht sich als Partner für öffentliche Einrichtungen und Unternehmen der Wirtschaft, die in vergleichbaren Feldern engagiert sind.



LA - LeiterplattenAkademie GmbH Schlesische Str. 12 10997 Berlin

Telefon (030) 34 35 18 99

eMail info@leiterplattenakademie.de lnternet www.leiterplattenakademie.de